

招聘简章

公司简介:

锐石创芯是一家专注于高性能的射频前端芯片和模块产品研发及销售的高科技公司，产品涵盖 4G、5G 和物联网等领域。

锐石创芯以尖端的射频芯片设计技术为依托，结合国内无线通信行业蓬勃发展的大环境，以创新的思维和设计理念，专注于高性能、高附加值的手机射频前端产品的研发及销售，以满足国内手机厂商未来十年在 4G、5G 和物联网市场对射频前端产品的巨大需求，用中国芯驱动中国手机，摆脱国内 IT 产业在射频芯片上长期依赖进口的困局。

锐石创芯（深圳）科技有限公司于 2017 年 4 月 1 日注册成立。总部位于深圳，并在上海设有分支机构。公司得到了各级政府的大力支持，作为重点科技项目引进。截止到 2018 年 12 月底，团队规模达 35 人。其中硕士 10 人，博士 2 人。已申请 12 项专利。

公司于 2017 年 5 月完成天使轮融资，投资方深圳正轩；2018 年 9 月完成 Pre-A 轮融资，由达晨领投，英诺天使跟投；2019 年 4 月完成近亿元的 A 轮融资，由广发乾和领投，深创投、上海临芯、深圳鹏德等机构跟投。

公司建立了业内顶级的射频、模拟、模块一体化设计流程，极大提高了设计的效率。另外，公司在实验室建设方面

投入近千万人民币，建立了从可靠性测试、验证测试到量产测试的一系列全自动测试系统和方案。该实验室属于国内相同领域自动化程度最高、测试范围最全面的实验室。2017年11月，团队开发的“面向5G的射频前端测试系统”通过了国家无线检测中心的技术鉴定，同时被业内广大客户认可及支持。

自公司成立以来，飞速发展，完整的4G射频前端解决方案在2018年9月量产。同时将在2019年推出HPUE、IOT和5G等射频前端产品。

岗位介绍

一、射频工程师（若干）

年薪：20W-60W/深圳/硕士以上学历（含）

需求专业：

电子工程/微波射频专业方向

岗位职责：

- 1、射频模块设计，其中包括2G、WCDMA、LTE、LTE+、5G C-Band等终端射频模块产品的研发；
- 2、射频功放芯片设计，主要包括砷化镓HBT、氮化镓等芯片设计。

岗位要求：

- 1、硕士以上学历（含），电子工程、微波射频专业方向；
- 2、射频基础扎实，熟悉射频匹配设计、射频滤波器设计；

- 3、有电磁仿真经验和有源电路设计经验者优先考虑，如射频功放、低噪放等；
- 4、熟悉 ADS、Cadence PCB 等设计软件；
- 5、熟悉射频测试设备，如信号源、频谱仪、网络分析仪等；
- 6、认真细心、责任心强，有较强的敬业精神；
- 7、具有团队精神并能承受工作压力。

二、RF IC 工程师（若干）

年薪：20W-60W/深圳/硕士以上学历（含）

需求专业：

微电子相关专业方向

岗位职责：

- 1、负责基于 CMOS/SOI 工艺的 LNA, Switch, PA 等射频电路及模块设计；
- 2、负责 RF 器件和电路版图设计及后仿和封装仿真验证，参与 RF 器件的建模及材料设计；
- 3、负责射频电路及模块的测试验证及实验室调试；
- 4、撰写产品手册，应用文档等。

岗位要求：

- 1、硕士以上学历（含），半导体物理和微电子等相关专业；
- 2、熟悉微波射频/电磁场、模拟电路、信号与系统、通信系统相关知识；
- 3、熟悉半导体（CMOS/SOI/GaAs/SiGe 等）工艺制程；

- 4、熟练使用 ADS, Cadence 和 HFSS 等设计工具及常用测试设备，较强的版图设计经验和电路测试分析能力;
- 5、突出的动手和主动学习能力，良好的沟通/团队协作能力;
- 6、有下列经验者优先：
 - a. 有过完整的 PA Module/LNA/Switch 产品开发经验;
 - b. 熟练掌握实验室测试设备操作和流程;
 - c. 熟悉半导体器件,材料及工艺;
 - d. 熟悉无源器件设计。

三、模拟电路设计工程师（若干）

年薪：20W-60W/深圳/硕士以上学历（含）

需求专业：

微电子相关专业方向

岗位职责：

- 1、作为电路设计工程师参与新产品的研发，包括电路设计、仿真等；
- 2、指导版图工作，确保版图质量；
- 3、完成产品的相关开发文档；
- 4、参与产品测试和 DEBUG。

岗位要求：

- 1、硕士以上学历（含），微电子专业；
- 2、熟练掌握模拟电路基础知识，有独立设计过 Bandgap,OPAMP,AD/DA,LDO,DCDC 等模块的经验优先考虑；

3、熟练掌握 cadence 设计版图能力；

4、良好的沟通能力和团队精神，热爱技术，乐于创新，能熟练阅读英文技术文档。

四、测试工程师（若干）

年薪：10W-30W/深圳/本科以上学历（含）

需求专业：

电子工程类专业方向

岗位职责：

- 1、负责实验室测试仪表和系统的日常维护工作；
- 2、根据研发制定的测试任务，对芯片进行测试，包括常规测试、稳定性测试、噪声测试、老化测试等，并形成测试报告；
- 3、根据测试的需求搭建测试平台，对测试过程中的异常情况进行调试和分析；
- 4、协助芯片量产阶段的导入和调试工作，根据情况需要，出差到工厂进行系统调试和监督。

岗位要求：

- 1、本科以上学历（含），通信工程，微电子等电子工程类专业；
- 2、扎实的电子/射频/微波知识，了解射频通信原理，使用过射频类测试仪表，懂得其操作和原理；
- 3、有芯片测试有相关经验者优先；

4、有编程经验，熟悉 LabVIEW/C/C++/.NET/Matlab 等程序开发语言者优先。

福利待遇：

- 1、每年带薪休假 7 天
- 2、每年三次旅游
- 3、天天零食水果下午茶
- 4、每周爬山、羽毛球和篮球运动
- 5、导师一对一辅导

联系方式：

联系人：施弘娟

联系电话：0755-26609490

联系邮箱：joy.shi@radrocktech.com

联系地址：深圳市福田区八卦三路汉富中心 508